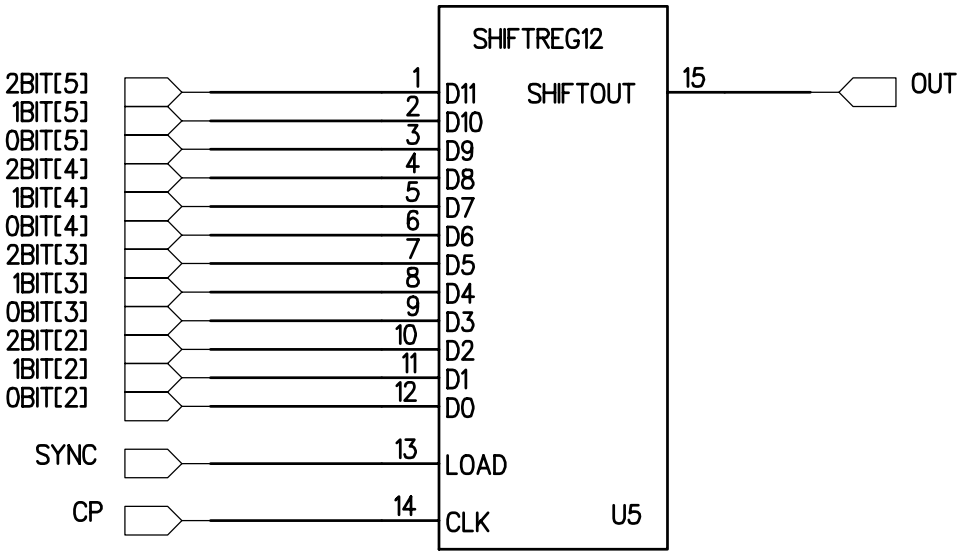
EMENERGY


SHIFTREG12
2BIT[5]
1BIT[5]
0BIT[5]
2BIT[4]
1BIT[4]
0BIT[4]
2BIT[3]
1BIT[3]
0BIT[3]
2BIT[2]
1BIT[2]
0BIT[2]
SYNC
CP
1
2
3
4
5
6
7
8
9
10
11
12
13
14
15
D11
D10
D9
D8
D7
D6
D5
D4
D3
D2
D1
D0
LOAD
CLK
SHIFTOUT
U5
OUT